PATENT ABSTRACTS OF JAPAN

(11)Publication number:

03-248551

(43)Date of publication of application: 06.11.1991

(51)Int.CI.

H01L 23/50

H01L 23/28

(21)Application number: 02-048838

(71)Applicant: ROHM CO LTD

SONY CORP

(22)Date of filing:

27.02.1990

(72)Inventor: MAEDA MASAHIDE

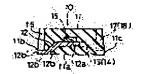
TANIGUCHI YOSHIKUNI

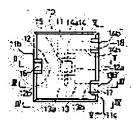
UTENA HISASHI SAKURAI TERUYASU

(54) SYNTHETIC RESIN SEALED ELECTRONIC PARTS

(57)Abstract:

PURPOSE: To improve soldering performance by providing recesses, for partially exposing the surface of external lead terminal part, at at least the external terminal part on the side face of molded part. CONSTITUTION: When recesses 16-18 for partially exposing the surface of external lead terminal part are provided at the external lead terminal parts 12b-14b on the side face of a molded part 11, protrusions for forming the recesses 16-18 can be molded in the molding cavity at the time of molding of the molded part 11 by means of a pair of molds. Consequently, when each lead terminal is pinched by a pair of molds, the external lead terminals 12b-14b can be brought into rigid and tight contact with the inner bottom face of the molding cavity by means of the protrusions. Since a molten synthetic resin injected with high pressure into the molding cavity is reliably retarded from entering between the rear surface of the external lead terminal parts 12b-14b and the inner bottom face of the molding cavity, solder joint performance is improved.





LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

⑲ 日本 国 特 許 庁 (J P)

10 特許出願公開

⑫ 公 開 特 許 公 報 (A)

平3-248551

⑤Int. Cl. * 総類 H 01 L 23/50 23/28 23/50	別記号 G J R	庁内整理番号 9054-5F 6412-5F 9054-5F	④ 公開	平成3年(1991)11月6日
--	--------------------	---	-------------	-----------------

審査請求 未請求 請求項の数 4 (全7頁)

❷発明の名称 合成樹脂封止型電子部品

②符 願 平2-48838

②出 願 平2(1990)2月27日

⑫発 明 者 前 田 京都府京都市右京区西院溝崎町21番地 ローム株式会社内 雅 秀 ⑦発 明 客 谷 東京都品川区北品川6-7-35 ソニー株式会社内 芳 邦 ⑫発 明 蚉 東京都港区港南1-7-4 ソニー株式会社芝浦テクノロ タ ᇹ ジーセンター内 ⑫発 明者 櫻井 輝 泰 東京都港区港南1-7-4 ソニー株式会社芝浦テクノロ ジーセンター内 ⑪出 頤 人 ローム株式会社 京都府京都市右京区西院溝崎町21番地 勿出 願 人 ソニー株式会社

砂代 理 人 弁理士 石井 暁夫

東京都品川区北品川6丁目7番35号

外1名

朙

1. 発明の名称

合成樹脂封止型電子部品

2. 特許請求の範囲

(i). 複数本の各リード端子を、合成樹脂製のモー ルド部内における内部リード端子部と、前記モー ルド部外への外部リード端子部とで構成し、該外 部リード端子部を、前記モールド部内に、当該外 部リード端子部における下面及び先端端面が前記 モールド部における底面及び側面に対して各々群 出するように埋設して成る電子部品において、前 記モールド部における側面のうち少なくとも前記 外部リード端子部の箇所に、当該外部リード端子 部の上面における一部を露出するようにした凹み 手段を設けたことを特徴とする合成樹脂封止型電

(2). 外部リード端子部の上面における一部を露出 するための凹み手段を、前記モールド部の側面を 部分的に凹ませた凹み部に構成したことを特徴と する特許請求の範囲の第1項に記載した合成樹脂

封止型電子部品。

③). 外部リード端子部の上面における一部を露出 するための凹み手段を、前記モールド部の側面に 沿って延びる段付き面に構成したことを特徴とす る特許請求の範囲の第1項に記載した合成樹脂封 止型電子部品。

(4). 外部リード端子部の上面における一部を露出 するための凹み手段を、前記モールド部の側面に 沿って延びる段付き面と、前記モールド部の側面 を部分的に凹ませた凹み部とで構成したことを特 後とする特許請求の範囲の第1~3項に記載した 合成樹脂封止型電子部品。

3. 発明の詳細な説明

〔産業上の利用分野〕

本発明は、半導体チップ等の部分を無硬化性合 成樹脂製のモールド部にて封止して成るいわゆる 合成樹脂封止型電子部品のうち、面実装に適する ように構成した合成樹脂封止型電子部品に関する ものである。

〔従来の技術〕

特開平3-248551(2)

そこで、先行技術としての特別昭57~1767 751号公報は、第25図~第28図に示すように、一つの電子部品における複数本の各リード内に、一つ内に子部品における複数本のより、34を、合成樹脂製のモールド部1外に子部2a、3a、4aと、前記モールド部1外に、当該外部リード端子部2b、3b、4bを、前記モールド部1内に、当該外部リード端子部2b、

子部2 b. 3 b. 4 bの各々は、前記成形用キャビティーCにおける内底面C1に対して密接、3、4 は、前記成形用キャビティーCにおける内底面で3 から、この音では、前記成形用キャビティーCにおける外部リード端子2、3、4における外部リード端子2、3、4における外部リード端子2、2、キャビティーCにおける内底面で1 との間には溶験によりによりにある。

すなわち、前記各外部リード端子部 2 b . 3 b . 4 b のうち、前記モールド部 1 の底面 1 a から露出する下面 2 b ′ . 3 b ′ . 4 b ′ にはに、モールド部 1 を成形するときにおいて、合成樹脂の形は形でで、各外部リード端子のより、3 b ′ . 4 b ′ は、合成樹脂の薄い被膜で覆われた状態になるから、この各外部リード端子部 2 b . 3 b ′ . 4 b ′ ら、この各外部リード部 1 の底面 1 a に対してこのちでである。 3 b ′ . 4 b ′ を、ブリン

3 b、 4 bにおける下面 2 b′、 3 b′、 4 b′ 及び先端端面 2 b′、 3 b″、 4 b″のみが、前 記モールド部 1 における底面 1 a 及び側面 1 b. 1 cに対して各々露出するように埋設することに よって、前記の不具合を解消することを提案して いる。

〔発明が解決しようとする課題〕

そして、この先行技術における電子部品において、そのモールド部1の成形は、第29図に示すように、各リード端子2,3,4を上下一対の成形はで、各リード端子2,3,4における内部リード端子部2a,3a,4a及び外部リード端子部2b,3b,4bが両成形の大部リード端子部2b,3b,4bが両に変出するように挟み付けたのち、前記記台のというもので注入することによって行うものでまる。

しかし、このモールド部1の成形に際して、前記各リード端子2.3,4における外部リード端

ト基板に対して半田付けする場合において、半田付けの不良が多発すると云う事態を招来し、半田接合性能が低下すると云う問題があった。

その上、前記各外部リード端子 2 b. 3 b. 4 bにおける先端端面 2 b′, 3 b′, 4 b′を、

特開平3-248551(3)

前記先行技術のように、前記モールド部1における左右側面1b、1cと略同一平面になるように 構成することは、プリント基板に対した半田付け したあとにおいて、各外部リード端子部2b、3 b、4bの半田付けが確実にできているか否を 確認することが困難であると云う問題もあった。

本発明は、これらの問題を解消することができる合成樹脂封止型の電子部品を提供することを目的とするものである。

〔課題を解決するための手段〕

すわなち、前記モールド部の成形に際して、外部リード端子部の下面に、合成樹脂の薄い被膜が形成されることを低減できるから、プリント 悪板に対して半田付け不良が発生することを確実に低減でき、プリント 悪板に対する半田接合性能を大幅に向上できるのである。

 するようにした凹み手段を設ける構成にした。 〔発明の作用・効果〕

このように、モールド部における餌面のうち前 記外部リード端子部の箇所に、当該外部リード端 子部の上面における一部を露出するようにした凹 み手段を設けると、前記モールド部を一対の成形 金型にて成形するに際して、その成形金型におけ るモールド部成形用キャピティー内に、前紀凹み 手段を成形するための突起を、当該成形用キャビ ティー内に向って突出するように造形することが でき、各リード端子を前記一対の金型によって挟 み付けたとき、前記各リード端子における外部リ ード端子部を、前記突起により、成形用キャビテ ィー内において当該成形用キャピティーの内底面 に対して強く密接するように押圧することができ るから、前記モールド部の成形に襲して、前記外 部リード端子部の下面と成形用キャビティーの内 底面との間に、前記成形用キャピティー内に高い 圧力で注入した溶融合成樹脂が侵入することを確 実に低減できるのである。

モールド部の側面より突出しないように構成する ことが、至極簡単にできて、電子部品の商品価値 を、コストのアップを招来することなく大幅に向 上できるのである。

更にまた、前記のように、モールド部における側面に、外部リード端子部の上面における一部を露出するようにした凹み手段を設けたことにより、ブリント基板に半田付けするに際して、半田の一部が、前記凹み手段に露出する外部リード端子部の上面にも付着することになるから、確実にできるかである。

〔実施例〕

以下、本発明の実施例を、各種電子部品のうち 三つのリード端子を有するトランジスターに適用 した場合の図面(第1図~第5図)について説明 する

図において符号 1 0 は、面実装に適するように 構成した合成樹脂封止型のトランジスターを示し、

特開平3~248551(4)

取トランジスター10は、半導体チップ15を封止した無硬化性合成樹脂製のモールド部11と、前記半導体チップ15に対する三本のリード端子12、13、14とからなり、前記各リード端子12、13、14は、前記モールド部11外への外部リード端子部12 b、13b、14bとによって構成されている。

また、前記各外部リード端子部12 b. 13 b. 14 b は、前記モールド部11の内部に、当該各外部リード端子部12 b. 13 b. 14 b における下面12 b、13 b、14 b、及び先端端面12 b、13 b、14 b、が、前記モールド部11における底面11a及び左右両側面11b. 11 c の各々に対して略同一平面状に露出するように埋殺されている。

そして、前記モールド部 1 ! における左右両側面 1 ! b , ! 1 c には、本発明における「凹み手段」の第 1 の実施例であるところの凹み部 1 6 ,

樹脂を高い圧力で注入するのである。

この場合において、前記成形用キャピティーCにおける左右両側の内側面 C 2 , C 3 には、前記凹み部 1 6 , 1 7 , 1 8 を形成するための突起 C 4 , C 5 , C 6 を、成形用キャピティー C 内に突出するように一体的に造形する。

すると、前記リードフレーム19を、 両両 形 明 リードフレーム 1 9 を リード 別 各 リード 別 各 男 に で 挟 み 付 け た と ら 外 部 リード 名 外 部 り ード 名 突 と C い に る 外 を キャピ の 内 に る る に に よ り 、 ド の 内 に る に に る に に る に に れ に る に に れ に な に で で 、 い の る に に れ に で で 、 に が と に で で 、 に が と に で で 、 に が と に で で い し ら が と に で で い し ら が と に で で い の 内 に で に な 配 日 に た な 配 日 に た な 配 日 に た な 配 日 に た な 配 日 に た な 配 に 正 力 で に 正 力 で に こ と を 確 実 に 防 止 で き る の で ある。

また、前記モールド部IIの左右両側面IIb.

17,18を、前記各外部リード鑑子部12%, 13b,14bの箇所のみに部分的に設けて、この前記凹み部16,17,18内に、前記各外部リード端子部12b,13b,14bの上面における一部が露出するように構成する。

このように構成したトランジスター 1 0 におけるモールド部 1 1 は、以下に述べるようにして成形される。

1 I c のうち前記各外部リード端子部 1 2 b . 1 3 b、 l 4 bの箇所に、それぞれ凹み部 1 6 , ! 7. 18を設けたことにより、前記の成形後にお いて各リード端子12,13,14を切断する場 合において、その切断用の刃物を、前記各凹み部 16、17、18内に入れることができるから、 前記各リード端子 1 2 、 1 3 、 1 4 を、その外部 リード端子部 1 2 b, 1 3 b, 1 4 b の先端端面 12 b * . 13 b * . 14 b * がモールド部 1 l における左右両側面11b,11cと同一平面状 になるように切断したり、或いは、前記各外部リ ード端子郎 1 2 b、 1 3 b、 1 4 b の先端端面 1 2 b ′ , 1 3 b ′ , 1 4 b ′ がモールド部 1 1 に おける左右両側面11b、11cより、第9図及 び第10図に示すように、若干の寸法(δ)だけ 凹んだ状態にして切断したりすることが、確実に、 且つ、容易にできるのである。

更にまた、前記各外部リード端子部 1 2 b . 1 3 b . 1 4 b の上面における一部が、前記各凹み部 1 6 . 1 7 . 1 8 内において露出していること

特閒平3-248551 (5)

により、プリント基板に対する半田付けに際して、 溶験半田の一部が、前記各外部リード端子部12 b、13b、14bの上面にも付着することにな るから、前記各外部リード端子部12b、13b、 14bの各々における半田付けが確実にできてい るか否かの確認が容易にできるようになるのであ る。

なお、前記各リード選子12、13、14のうち平面視においてモールド部11の隅角部に隣接するリード端子13、14に対する凹み部は、第11図~第13図に示すように、平面視においてモールド部11における隅角部を切り欠いた形状の凹み部17a、18aに形成しても良いのである。

そして、第14図~第18図は、本発明における「凹み手段」の第2の実施例を示すものである。 すなわち、この実施例は、モールド部11における左右両側面11b、11cに、その上部を下部よりも凹ませるように当該両側面11b、11cに沿って延びる段付き面20、21を形成する

み部 1 6 . 1 7 . 1 8 及び 1 7 a . 1 8 a 、並びに前記段付き面 2 0 . 2 1 に限らず、第 2 0 図~第 2 4 図に示すように、これら凹み部 1 6 . 1 7 . 1 8 又は 1 7 a . 1 8 a と段付き面 2 0 . 2 1 との両方を組み合せたものに構成しても良いのである。

なお、前記した各実施例は、三本のリード端子 12、13、14を有するトランジスター10に 適用した場合を示したが、本発明は、このトランジスター10に限らず、二本のリードフ端子を有す するダイオードや、四本以上のリード端子を有す るICやコンデンサー等の他の電子部品に対して も適用できることは云うまでもない。

4. 図面の簡単な説明

第1図〜第24図は本発明の実施例を示し、第1図は第1実施例によるトランジスターの平面図、第2図は第1図のⅡーⅡ視断面図、第3図は第1図のⅢーⅣ視 図のⅢーⅢ視断面図、第4図は第1図のⅣ-Ⅳ視 側面図、第5図は第1図のV-V視側面図、第6 図はリードフレームの平面図、第7図は第1実施 ことにより、前記各外部リード端子12b,13 b,14bの上面における一部を露出するように 構成したものである。

この場合においても、モールド11の成形に豚 して、一対の成形金型A, Bにおけるモールド部 成形用キャビティーC内に、第19図に示すよう に、前記両段付き面20.21を形成するための 突出面C7. C8を、成形用キャビティーC内に 突出するように造形し、この突出面C7, C8に よって、各外部リード端子部12b,13b,1 4 bの各々を成形用キャピティーCにおいて当該 成形用キャピティー Cの内底面 C l に対して強く 密接するように押圧することができるから、前記 モールド部11の成形に際して、前記各外部リー ド端子部 1 2 b, 1 3 b, 1 4 bの下面 1 2 b′, 13 b′, 14 b′と成形用キャビティーCの内 底面 C 1 との間に、成形用キャピティー C 内に高 い圧力で注入した溶融合成樹脂が侵入することを 確実に防止できるのである。

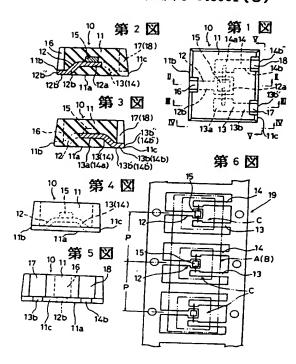
また、本発明における「凹み手段」は、前記凹

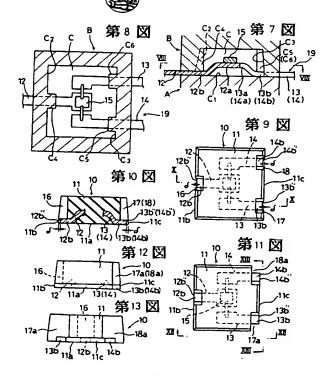
例のトランジスターにおけるモールド部を成形し ている状態を示す縦断正面図、第8図は第7図の VII – VII 視機断面図、第9図は第2実施例によるト ランジスターの平面図、第10図は第9図の X -X 視側面図、第11図は第3実施例によるトラン ジスターの平面図、第12図は第11図の X II -X II 視側面図、第13図は第11図の X II ~ X II 視側面図、第14図は第4実施例によるトランジ スターの平面図、第 1 5 図は第 1 4 図の X V – X V視断面図、第16図は第14図の X VI — X VI 視 断面図、第17図は第14図のXVI~XVI視側面 図、第 I 8 図は第 I 4 図の X 短 - X 短視側面図、 第19図は第4実施例のトランジスターにおける モールド部を成形している状態を示す縦断正面図、 第20図は第5実施例によるトランジスターの平 面図、第21図は第20図のXXI-XXI提断 面図、第22図は第20図のXXⅡ-XXⅡ視断 面図、第23図は第20図のXXⅡ-XXⅢ模側 面図、第24図は第20図のXXIV-XXIV視例 面図、第25図~第29図は従来例を示し、第2

持開平3-248551(6)

5 図はトランジスターの平面図、第 2 6 図は第 2 5 図の X X VI - X X VI 視断面図、第 2 7 図は第 2 5 図の X X VI - X X VI 視断面図、第 2 8 図は第 2 5 図の底面図、第 2 9 図はモールド部を成形している状態を示す縦断正面図である。

特許出願人 ローム 株式会社 特許出顧人 ソニー 株式会社 代 理 人 弁理士 石 井 暁 夫 代 理 人 弁理士 寅 野 正





特問平3-248551(ア)

